19日本国特許庁(JP)

① 特許出願公開

@ 公 開 特 許 公 報(A) 平2-141049

®Int. Cl. 5

庁内整理番号 識別記号

@公開 平成 2年(1990) 5月30日

H 04 L 27/20 27/18

8226-5K 8226-5K $\frac{Z}{Z}$

> 審査請求 有 請求項の数 19 (全10頁)

64発明の名称

不平衡直角位相PSK変調器ーリミツタ

顧 昭63-312168 创特

忽出 題 昭63(1988)12月12日

優先権主張

図1988年4月12日図米国(US)図180,467

明者 ⑫発

明

②発

ドナルド・ユージン・

アメリカ合衆国、ニュージヤージ州、マウント・ローレ ル、メドウルー・ドライブ、37番

アウバート

アメリカ合衆国、ニュージャージ州、ブリンストン・ジャ

ューサン・ウ ⑫発 明 者

クション、ウエルズレイ・コート、11番 アメリカ合衆国、ニュージヤージ州、プレインズボロ、ガ

ピシユヌ・ワマン・ネ ルルカー

ゼネラル・エレクトリ 頭 包出

リツク・レーン、12番

ツク・カンパニイ

アメリカ合衆国、ニユーヨーク州、スケネクタデイ、リバ

ーロード、1番・

弁理士 生沼 徳二 四代 理 人

1. 発明の名称

不平衡直角位相PSK変調器ーリミッタ

- 2. 特許請求の範囲
- 1. 不平衡 4 位相偏移キーイングされた変調信 母を正確に発生する装置であって、

不平衡4位相偏移キーイングされた信号を発生 するように搬送故信号顔に接続されるとともに、 前記搬送波上に不平衡直角位相で変調される第1 および第2の情報信号の供給源に接続されるよう になっていて、前記直角位相関係が乱された場合 クロストークを発生しやすい不平衡 4 位相偏移キ ーイングされた変調器と、

前記変調器に接続され、クロストークを発生し やすい前記傾向を低減するように前記不平衡4位 祖偏移キーイングされた信号の振幅を制限する振 似りミッタとを存する前記装置。

2. 前記変異器は、

企想される前記観送波信号を受信するようにな っている人力ポートを有するとともに、また前記 入力ポートへの前記減衰されていない搬送波信号 の供給に応答して振幅が等しく互いに同相の第1 および第2の搬送波が出力される第1および第2 の出力ポートを有する同相電力分割手段と、

前記な力分割手段の前記第1の出力ポートに接 続され、該第1の出力ポートから前記第1の製送 波を受信するとともに、また前記第1の情報信号 を受信するように接続されている情報入力ポート を有し、前記第1の撤送波を前記第1の情報信号 で2相変調して第1の変調された撥送波信号を発 生する第1の2相変調手段と、

前記電力分割手段の前記第2の出力ポートに接 続され、該第2の出力ポートから前記第2の撮送 波を受信するとともに、また前記第2の情報信号 を受信するように接続されている情報入力ポート を有し、前記第2の搬送被を前記第2の情報信号 で2相変調して第2の変調された搬送被信号を発 生する第2の2相変数手段と、

前記第1および第2の振幅変闘手段にそれぞれ 接続されている第1および第2の入力ポート、お

9 %

- 3. 前記第1および第2の2位相変調手段は平 衡混合器を有する請求項2記載の装置。
- 4 前記平衡混合器は二重に平衡を保たされている請求項3記載の装置。
- 5. 前記ハイブリッドカプラーは前記振幅途が 7dBであるような振幅特性を有し、前記不平衡4

位相をもって供給するとともに、前記第2の入力 ポートからの信号を前記出力ポートに異なる振幅 結合係数および前記基準位相以外の第2の位相を もって供給する加算カプラーと、

前記擬送波信号額に接続され、前記擬送波信号 を少なくとも第1および第2の減衰された擬送信 号郎分に分割する振幅分割手段と、

前記版幅分割手段に接続され、前記第1の情報 信号に応答して前記第1の信号部分を2相変調し て、第1の変調信号部分を形成する第1の2相変 類手段と、

前記板幅分割手段に接続され、前記第2の情報 信号に応答して前記第2の信号部分を2相変調し て、第2の変調信号部分を形成する第2の2相変 類手段と、

前記加算カプラーおよび前記第1および第2の 模幅変調手段に接続され、前記第1および第2の 変別信号部分をそれぞれ前記加算カプラーの前記 第1および第2の入力ポートに供給し、これによ り前記加算カプラーは、前記基準振幅結合係数お 位相個移キーイングされた信号は第1の変調状態の下では前記第1の変調された搬送被信号成分に対して約27°の位相角を形成し、第2の変類状態の下では前記第1の変調された搬送被信号成分に対して約153.4°の位相角を形成する精水項2記載の装置。

- 6. 前記不平衡ハイブリッドカブラーは、
- 4ポート分岐方向性カプラーと、

前記4ポートの1つに接続されている整合された終端部とを有する節求項2記載の装置。

- 7. 前記扱幅リミッタは増幅器を有する額収項 1 記載の装置。
- 8. 前記増幅器はFETで構成される精次項7 紀越の装備。
- 9. 前記変調器および前記りミッタの間に接続 された分離装備を更に有する請求項で記載の装置。
 - 10. 前記変調器は、

第 1 および第 2 の入力ポートおよび出力ポート を有し、前記第 1 の入力ポートに供給される信号 を前記出力ポートに基準接続結合係数および基準

よび前記異なる振幅結合係数個の差による振幅差、および前記基準位相および前記第2の位相間の差による位相差をもって前記第1および第2の変調信号部分を互いに結合し、前記不平衡4位相偏移キーイングされた信号を形成する結合手段とを有する請求項1記載の装置。

- 11. 阿記振幅分割手段は阿記搬送改信号を分割して、振幅が等しい第1および第2の減衰された搬送改信号部分を発生する請求項10記載の変
- 12. 前記第1および第2の2相変調手段は各々平衡型混合器を有する請求項6記載の装置。
- 13. 胸記振幅差は7dBである請求項5記載の 整型。
- 14. 前記位相登は90°からずれており、これにより前記クロストークを発生しやすくなっている結束項6記録の勢雷。
- 15. 前記援艦リミッタは増幅器を有する請求 項14記載の装置。
 - 16、前記増幅器はFETで構成される請求項

15記載の装置。

17. 前記増幅器および前記変調器の間に接続された分離装置を更に有する前求項 15記載の装置。

18. 前紀不平衡(位相優移キーイングされた 信号を前記均幅器から受信するように接続された 別の分離数数を有する請求項17記載の数量。

19. 低クロストークを有する4位相傷移キー イングされた信号を発生する方法であって、

直角位相が正確でない場合には固者間にクロストークを発生しやすい第1および第2の情報信号を互いに90°の位相偏移をもって搬送波上に変響して、変調信号を発生し、

クロストークを発生しやすい前記傾向を低減す るように前記変調信号の振幅を制限するステップ を有する前記方法。

3. 発明の詳細な説明

政府は商務省との契約第NA84-DSC- 0 0 1 2 5 号のもとに本発明における権利を有する。 本発明は不平衡1 / 4 位相偏移キーイングされ

QPSK変調される無線関波(RF)搬送波が3dB電力分割器14の入力ポート12に供給される。このような電力分割器は関知であり、「6°、3dBハイブリッド」のような名前を与えれている。この電力分割器は共通ボートに供給される信号を2つの完全に同じ信号に分割して2つの自および18から出力する特性をよび48に供わることとしてポート16および18に供給されると、それらの和がボート12に現れる信号が同じでない程度に差は共通ポート12に現れる所で、その代わりに要は無として消費される除法ボート(図示せず)に供給される。

第1図に示す変調器10においては、電力分割器14の入力ポートへの搬送被の供給に応じて電力分割器14の出力ポート18および18に発生する振幅が等しく、位相が等しい信号はそれぞれ 導体44および46を介して第1の混合器20の 第1の入力ポート48および第2の混合器22の た変調器のクロストークの改良に関し、更に詳し くは振幅リミッタが使用されているこのような変 震器に関する。

発明の背景

位相偏移キーイングされた(PSK)伝送は広く使用されている信頼性のある形態の通信である。
2 つの 2 位(2 状態) PSK信号が搬送被間に9
0 * の相対位相偏移をもって加算すなわち重要され、1 / 4 位相偏移キーイングされた信号(QPSK)を形成して、単一の和機送波が2 つの独立した情報信号によって変調されることは周知である。

第1図は1983年1月に発行されたマイクロウェーブマガジンの99ページー109ページに発表されたノイフ等(Neuf et al)による「直角位相」Fマイクロ波混合器の通常のおよび新しい応用(Conventional and Nev Applications for the Quadrature if Nicrovave Nixer)」という 脳名の文献に記載されている変数器10をブロック図形式に示している。第1図の構成においては、

第1の入力ポート 5 0 に供給される。混合器 2 0 は同相 (1) 信号と称する第1の入力信号を受信するように接続されている第2の入力ポート 2 4 を有し、また混合器 2 2 は直角位和 (Q) 信号と称する第2の独立した情報信号を受信するように接続されている第2の入力ポート 2 6 を有する。情報信号につけられている 1 および Q の表示はそれら情報信号間の関係を示している。混合器 2 0 および 2 2 は各々 2 相キーイングモードで動作する。 2 相キーイング装置としての二重平衡混合器の動作は第2 図に関連して以下に説明する。

 するためにカプラー32の出力ポート40に依疑されている。3dBカプラー32は例えば1986年7月22日に発行されたクラーク等(Clark et al)の米国特許第4.602.227号に記載されている周知の形式のものである。

1 24

して示されている嫩送波信号はセンタークップ 2 12を有する二次巻線210′に供給される。セ ンタータップ212は電圧振幅対時間ステップ放 形242として示されているディジタル情報信号 を受信する第2の入力ポート24に接続されてい . る。ステップ波形242は時刻TOより前におい てはゼロボルト時よりも正の値を有し、時刻TO の後においてはゼロボルトよりも負の値を有する ものとして示されている。彼肜242は時刻TO より前の時刻における理論1レベルから時刻TO の後の時刻の論理 0 レベルへの 2 逃データ信号の 1つの変移を表している。二次巻線210~の端 部は接続点 (ノード) 214および216に接続 されている。全体的に220として示されている 他の変成器は二次巻線220″を有し、その一端 はアースされ、他端は出力ポート28を介して導

体 5 2 に接続されている。二次巻線 2 2 0 ° はア ースされたセンタータップ 2 2 2 を有する一次

巻線220′によって駆動される。一次巻線22 0′の両端は接続点224および226に接続さ 4分の1被長の伝送ラインの長さのために基準位相に90°を加算した位相をもってポート40に供給される。同様に、ポート36に供給される信号は2つの部分に分割され、半分の振幅および基準位相に90°を足した位相でポート38に供給される。振幅が夺した位相が等しい信号がカブラー32のポート34およびよびは作品をして、全信号な力の半分がポート40および除波角42に供給され、全信号な力の半分がベクトル和信号として出力ポート38に現れる。他のカブラー構造は他の周波数範囲にわたって毎位な性能を有している。

第2図は二重平衡混合器20の腰略構成図である。 社合器22ももちろん構造的に同じである。 第1図の構成要素に対応する第2図の構成要素は 同じ符号で示されている。入力専体44はポート 48を介して変成器210の一次巻線210′の 一端に接続されている。一次巻線210′の してで表数30~次巻線210′の に接続されている。 振幅対時間正弦波240と

れている。 第1のグイオード 228はアノードが 接続点 214に接続され、カソードが接続点 22 4に接続されている。 第2のダイオード 234は アノードが接続点 216に接続され、カソードが 接続点 226に接続されている。 第3および第4 のダイオード 230および 232はアノードがそ れぞれ 224および 226に接続され、カソード がそれぞれ接続点 216および 214に接続され ている。

在合器20の動作においては、240で示す正 弦波の搬送波が一次登線210′に供給され、二 次巻線210′を介して接続点214および21 6の間に現れる。また、動作の間においては、波 形242で示すような2選データすなわち間報信 号がアースに対して端子24に供給される。時刻 TO前においては、電圧242はアースより正の 値、すなわち正の電圧を育する。正の地圧はダイ オード228および234を顧方向にバイアス されたダイオード228および234、および巻 は220′を介してアースに流れる。ダイオード 230および232は供給された正の情報信号に よって逆方向にパイアスされ、阴放回路になって いる。ダイオード228および234が瓯方向に パイアスされ、導道状態になることによって、接 統が接続点214および224の間、および接続 点216および226の間に設定される。従って、 時刻T0前においては、後統点214および21 6に発生したRF撤送波は接続点224および2 26に接続され、従って第1、すなわち菇準抵性、 すなわち位相をもって一次巻線220′に供給さ れる。変圧された嫩送波は時刻TO前の波形24 8 の部分で示すように、この場合には0°で示す 基準極性をもって二次巻線220°から出力ポー ト28に供給される。時刻TO後においては、ダ イオード228および238は逆方向にバイアス され、従って完全に閉放回路になるのに対して、 ダイオード230および232は専通状態にパイ アスされる。ダイオード230および232が専 通状態になると、導通路が接続点対2 1 4 · 2 2

6および216、224の間に設定される。従って時刻TO後においては、接続点214および216に現れるRF搬送波は接続点224および226に供給され続けるが、逆の極性をもって行われる。従って、出力端子28に供給される出力RF搬送波は振幅一時間波形246で示されるように時刻TOにおいて逆の極性になる(すなわち、180°の相対位相になる)。

第1図に示す「およびQディジタル情報信号が高論理レベル状態(1)および低論理レベル状態(2)および低論理レベル状態(0)をとる2進数である場合には、情報「、Qの全体で4つの可能な組合せ状態、すなわち1、1:1.0:0.1:および0.0がある。情報が1、1である場合、カプラー32の「質知財力ポート34に供給されるRF信号の一方の成分の0°基準位相が出力ポート38に現れる。1、1の情報状態の場合には、入力端子35に供給される後送波の相対位相は0°であり、これは上れるとに4分の1波長伝送ラインによっに4分の1波長伝送ラインによっに4分の1波長伝送ラインによって9

0・の位相遅延をもって出力ポート38に供給される。カプラー32の入力ポート34および36に供給される強送波は本来各々電力分割器14を通過することによって3dBだけ減衰更し、また保合器20および22は同じであり、実質的に供給されて扱って、ポート34および36に供給されて供給される元の強強がある。相対のの半分である。相対のの地域となったので、ポート38に現れが多くである。相対のの地域を有する仮のベクトル和は第1図のカプラー32の出力ポート38に現れ、ダクトル310は、1、1で示されている。ベクトル310は、1、1で示されている。

第3図において、0・軸は第1図のカプラー32の入力ポート36が供給版から切り放され(そして整合したインピーダンスで終端され)、論理1の入力が混合器20のポート24に供給されている状態における第1図のカプラー32のポート38の出力の位相を示している。Q情報の状態は0・出力を発生するのに無関係であるので、0・

軸は1のラベルを付されている。 同様にして、第 3 図の+9 0 * 軸は第1 図のカプラー 3 2 のポート 3 4 が切り放され(そして終緯され)、論理1 状態が混合器 2 2 の入力ポート 2 6 に供給されている状態における第1 図のカプラー 3 2 のポート 3 8 からの出力の位相を表している。 従って、 +9 0 * 軸は入力 Q 情報信号の状態によってのみ制御され、従ってそのように示されている。

第1図の変調器10に供給される論理状態が0.1の場合には、第3図において「信号の位相は逆にされ(「軸上で180°)、Q信号の位相は逆にされない(Q軸上で90°)。従って、0.1 情報状態は和ベクトル312で示され、第1図の出力ポート38における和信号の位相を表す。同様な分析の結果0.0情報状態の場合にはベクトル314で表され、1.0情報状態の場合はベクトル316で表される。ベクトル310-316は各々の間に90°の角度を有する対称な十字形パターンを形成する。

要約すると、第1図のQPSK変調器10はR

F搬送波、1およびQディジタル情報を受信し、 漂道消費損失に加えて(除被負荷 4.2 における消 費による) 3 dB低減された電力を有するRF撮送 彼を発生する。ここにおいて、相対位相はベクト ル対312.318に対して直角位相関係にある ベクトル対310.314を有して第3図に示さ れているようになる。情報信号が異なるデータ速 度を有する場合、例えば1信号がピデオ信号であ り、Q信号が音声信号であるような場合には、Q PSK変調は低いデータ速度チャンネルに対する 高いデータ速度チャンネルのピット誤り率(BE R)の相対的劣化になる。BERは高い帯域幅に 相応した高いデータ速度情報を選ぶチャンネルに おける電力を増大することによって均等化され、 低いデータ速度チャンネルの電力に対して高く受 信した経音を相殺することができる。従って、窩 い速度のIチャンネルは低い速度のQチャンネル よりも高い電力搬送波を有する。このタイプの変 調は不平衡1/4個移キーイング(UQPSK) として知られ、また不平衡直角位相偏移キーイン

グおよび不平衡4位相偏移キーイングとして知られている。

第4図は1980年8月5日に発行されたハー メスメーヤ (Marmesmeyer) の米国特許第4. 2 1 6 . 5 4 2 号に記載されているUQPSK変製 器400のブロック図である。ハーメスメーヤに よって説明されているように、変調される搬送波 はポート412を介して直角位相ハイブリッドカ プラー414の入力ポート498に供給される。 ハイブリッドカブラー414はその出力ポート4 16. 418に相対的に位相変移された / 0°、 ∠<u>9 0</u> の信号を発生する。 6 dBの減衰器パッド (図示せず) が分離および安定性のためにカブラ - 4 1 4 の出力ポートに設けられている。位相認 **監器456は正確な90°の位相関係を設定する** ことを可能とする。2つの相対的に位相偏移され、 **被疫された信号がそれぞれ2相変調器420.4** 22の入力ポート448および450に供給され る。変調された信号は2相変調器から(0°)結 合器432の入力端子434および436に供給

され、他の差動的な位相優移を受けることなく組合せられ、QPSK変調信号を発生する。 1 チャンネルにおける選択可能な試験器 4 5 8 は UQPSKを発生するように電力比Q/1の健定を可能にする。

ような結合器は水来3dBの固有の損失を有している。従って、変異器400は減衰器458を0dBに設定したとしてもポート412におけるRF入力とポート438における出力との間に部品による余分な損失に加えて9dBの損失を有している。

体 4 5 4 に直列に設けられた場合は、角度φは 4 5 * 以下となり、減衰量の増大に応じて低減する。

第4回の変調器400はUQPSK変調信号を 発生することができるが、第1図のQPSK変調 器10に比較して、振幅が等しいRF提送放入力 の場合変調器400によって出力されるVQPS K信号は振幅が非常に低く、従って変調器10の QPSK信号よりも悪いBERを有するという欠 点がある。これは変調器400の出力に能力増幅 器を設けることによって補正することができるが、 信頼性は近いものになる。しかしながら、変調器 のRF入力ポートにおける電力レベルが例えば数 百ワットのようにすでに充分であるシステムの場 合には、QPSK変調器10との比較においてU QPSK変調器400の余分な損失による熱放出 問題が発生するとともに、また、第2の高電力増 幅器を必要とし、これは価格が高く、信頼性がな いものである。

第4図のハーメスメーヤの減衰器45%は、第 1図の構成のポート2%と34との間に第4図の

はボート34と38との間にたった約0.8dBの 論理的な損失を有するのみである。 源遊損失を0. 2dBと仮定すると、90°の平衡ハイブリッドの 場合の3.2dBに対して、貫通ボートから出力ボートまでの損失は1dBのみである。 従って、この 状態において有効な電力に2dBの増加がある。 これは破費器を有する3dBのハイブリッドよりもむ しろ1dBの不平衡カブラーを使用することによって生じるものである。 第2の入力ボート36に供 給される信号成分は出力ボート38において貫通 路成分の出力レベルより1dB低く現れる。

類7図は第6図の変調器600のボート38に現れる変調搬送波の出力位相を表すベクトル図であり、この場合同時係属出版第047.941号に記載されているような調整可能型方向性カブラーが7dBの値に設定されている。第7図に示すように、1、1切段状態は0°の基準軸に対して26.6°の角度を有するベクトル710によって表され、0、1状態は0°軸に対して153.4°の角度を有するベクトル712によって表さ

は資器 4 5 8 を設けることによって第1図のノイフの変調器 1 0 に使用することができる。UQPSK変調はこの構成をもって行われるが、余分な批力が減衰器において設費され、出力信号レベルは「チャンネルにおいて低下し、全体のBERはよくなるよりもむしろ悪くなる。

第6図の変数器 600の構成は第1図の変数器 10の構成に類似しており、第1図の構成映象に対応する第6図の構成要素は同じ符号で示されている。変数器 600は90°出力カブラー632が平衡器 10と異なっている。これは、3dBのハイブリッド32のよう点が変別器 10と異なっていイブリッド32のようなハブリット34または36の一方から出力ポート38に供給されるエネルギが最において、入力ポート34から出力ポート38への損失は3dBの損失以下である質過路によることができる(従って、ポート34は「質過」入力ポートである)。例えば、7dBの不平衡カプラー

れている。 0. 0 および 1. 0 情報状態はそれぞれベクトル 7 1 4 および 7 1 6 によって表されている。

2つの変調搬送波の位相間に90°の位和個移、すなわち直角位相関係以外を発生する億かな不平衡が構造的に発生すると、第1図に示すような矩形よりもむしろ第8図に示すような平行四辺形を定めるフェーザになる。これは受信器が「および、Qチャンネルの間のクロストークとみなす歪みを発生し、これがBERを増大する傾向にある。クロストークは大きさにおいて位相エラーすの大きさに比例する。相互直角位相の偏差の影響を改良することが望まれている。

発明の概要

UQPSK変調器は第1および第2の情報信号を搬送波の相互直角位相成分上に変調する。正確な直角位相からの搬送波成分の個型は混変調、すなわち歪みになる。リミッタが歪を低減するように変調搬送波の振幅を制限するように接続されている。

発明の説明

如 9 図は第 8 図に関連して設明した位相エラー を額正し、クロストーク、すなわち歪みを改良す る本発明による構成を示すプロック図である。第 8 図において、UQPSK変調器 9 0 0 は、郑 4 図または笄6図に関連して説明したものと類似す るものであってもよいし、または他の従来のどの ような形式のものであってもよいが、入力端子1 2 に顕送波信号発生器 9 1 2 から出力される契調 されていない概述彼信号を受信する。また、変製 器900は端子24および26からそれぞれ1お よびQで示される情報信号を受信し、出力端子3 8に前述したようにVQPSK変調信号を発生す る。上述したように、IおよびQ信号が変調され る搬送被成分の直交性からの位相エラーφは、受 信機(図示せず)において復調された場合、情報 のクロストーク、すなわち歪みになる。この問題 は以下に説明するように位机エラーを補正する機 能を有している扱幅リミッタ914によって改善 されている。

2 の範囲の周波数の動作に対して有利である。

第116図は第11a図に関連して説明したような制限増報器の特性を示す図である。第116図において、プロット1190は約-11dBa ないし約-4.5dBa の入力信号振幅範囲にわたって利得がほぼ一定である第1の部分と、出力が約+11.5dBa に制限される第2の部分1192を有している。この種の増幅器は従来異知のものである。

第12a図は便宜のため第8図を再現している。第12b図は死12a図の歪んだフェーザに対する第9図のリミッタ914の影響を示している。第12bにおいて、重ねられた円1200はリミッタ機能を示している。このリミッタ機能1200は、第12b図に示すように、短いフェーザ612および615の現立に等しい半径を有し、どまたは全くない。しかしながら、円1200から外のフェーザ610およびので、円1200から外のフェーザ610および

第10図は逆平行接続されたダイオードを使用した1つの従来の振幅リミッタを示している。第10図において、振幅リミッタ914は逆平行ダイオード918および920とともに貫通導体916を有し、逆平行ダイオード918および920は現ケースとの間に接続されて関知であるように、ダイオード918および920は、第10図において破壊で示す抵抗922によいで表される供給がインピーダンスと協力して比較的一定の低圧部分を有する特性を有しており、これにより最大出力低圧をダイオードの順方向オフセット電圧に近い値に制限している。

第11回は増幅器ーリミッタの間略構成図である。この増幅器ーリミッタは分離装置1194および各々がヒ化ガリウムFETを使用しているカスケード接続された2段の増幅器ーリミッタ1196、1198を有している。これらのFETはヒューレットパッカード(Heviett-Packard)のタイプ2201であり、これは特に1ないし9GII

6 1 4 の部分を制限し、制限円1 2 0 0 内の扱りのフェーザ1 2 1 0 および1 2 1 4 として残している。第 1 2 b 図に示されているように、フェーザ6 1 2 、6 1 6 、1 2 1 0 および1 2 1 4 によって定められる図は点線によって示される矩形を定めている。從って、フェーザによって定められる図は第 1 2 a 図のエラー角ゅか 0 ° である場合に発生するものにほぼ等しいものである。

4. 図面の簡単な説明

第1図は一対の2相変調器を有する従来のQP SK変調器の簡略化プロック図である。

第2図は第1図の2相変調器の1つの前略化された構成図である。

第3図は第1図のQPSK変調器の動作を理解 するためのベクトル図である。

第4図は従来のUQPSK変調器の簡単化プロック図である。

第5図は第4図の変調器の動作を理解するため のベクトル図である。

第 6 図は不平衡ハイブリッドカプラーを育する

別のUQPSK変調器の簡略化ブロック図である。

第7図は第6図の変数器の動作を説明するとと もに、理想的な矩形を示すペクトル図である。

第 8 図は平行四辺形を発生する位相エラーの影響を理解するためのベクトル図である。

第9図は位和エラーによって発生する歪みを低減する振幅リミッタを有する本発明による構成のプロック図である。

第10図はダイオード扱幅リミッタを示す簡略 化構成図である。

第11a図はインピーダンス制御用の分離装置 を有するFET増幅器型の振幅リミッタを示す制 略化構成図であり、第11b図はその伝達特性を 示すグラフである。

第12 a および b 図は平行四辺形、核平行四辺 形上に重性された制限円、およびその結果の矩形 特性を示す図である。

900…UQPSK変調器、912…搬送故信 号発生器、914…版幅リミッタ、918. 92 0…ダイオード、1194…分離数置、1196. 1 1 9 8 … 増幅器リミッタ。

特許出願人

ゼネラル・エレクトリック・カンパニイ 代型人 (7630) 生 沼 鹿 二

























